



### **Hak cipta dan penggunaan kembali:**

Lisensi ini mengizinkan setiap orang untuk menggubah, memperbaiki, dan membuat ciptaan turunan bukan untuk kepentingan komersial, selama anda mencantumkan nama penulis dan melisensikan ciptaan turunan dengan syarat yang serupa dengan ciptaan asli.

### **Copyright and reuse:**

This license lets you remix, tweak, and build upon work non-commercially, as long as you credit the origin creator and license it on your new creations under the identical terms.

## BAB III

### METODOLOGI DAN PERANCANGAN SISTEM

#### 3.1 Metodologi Penelitian

Beberapa metode penelitian yang digunakan untuk melakukan penelitian ini, antara lain:

a. Studi Literatur

Dalam studi literatur, dilakukan pembelajaran terhadap konsep komunikasi pada UTAR NoC, bagaimana proses arbitrase pada UTAR NoC bekerja, dan beberapa *tools* yang diperlukan untuk melakukan proses verifikasi. Beberapa algoritma yang digunakan untuk melakukan proses arbitrase juga dipelajari, seperti age-based [7] dan fixed priority [5].

b. Perancangan Algoritma

Dalam tahapan ini, dilakukan perancangan algoritma *distance-based priority*. Proses arbitrase dari algoritma *distance-based priority* akan dijelaskan dalam diagram alur, dari tahap masuknya *request* sampai dengan diberikan *grant*. Pemrograman menggunakan bahasa Verilog.

c. Implementasi dan Pengujian Sistem

Tahapan implementasi dan pengujian sistem dimulai dengan mengimplementasi algoritma yang telah dibuat ke dalam arbiter dari UTAR NoC, lalu melakukan verifikasi untuk membuktikan bahwa algoritma sudah berjalan dengan semestinya.

Pengujian dilakukan dengan menggunakan beberapa kasus dasar sampai dengan aplikasi-aplikasi dari MCSL NoC Traffic Pattern [12]. Hasil pengujian berupa jumlah clock yang diperlukan untuk menyelesaikan kasus, rata-rata *latency* dan *throughput* pada jaringan. *Latency* adalah waktu yang diperlukan agar sebuah paket sampai ke tujuan. *Throughput* adalah jumlah paket yang dapat terkirim dalam satuan waktu.

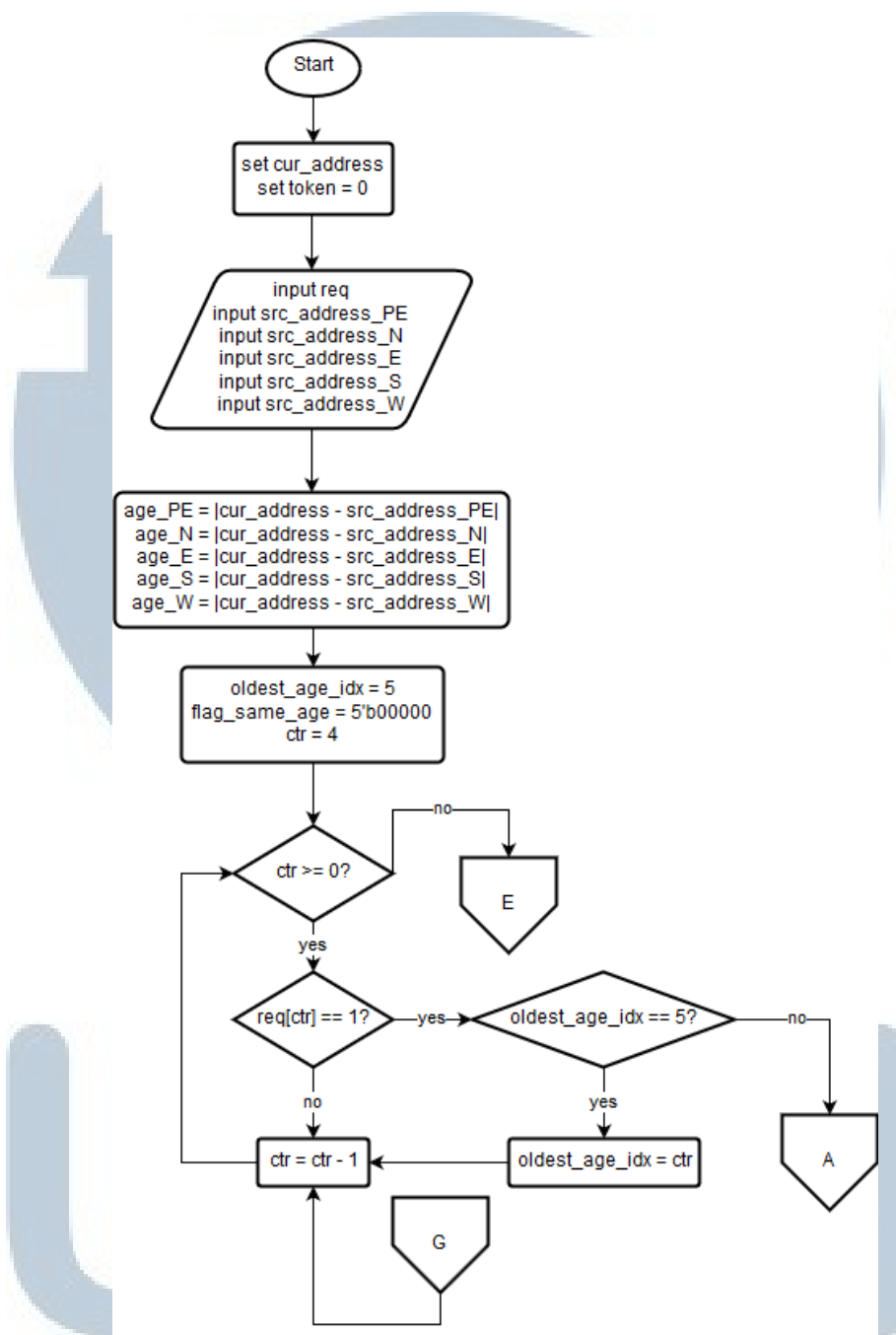
d. Analisis

Pada tahapan analisis dilakukan pengambilan hasil performa yaitu, *latency* dan *throughput* dari setiap aplikasi yang dijalankan. Hasil ini kemudian dibandingkan dengan hasil dari performa arbitrase UTAR NoC yang menggunakan round robin.

### 3.2 Perancangan Algoritma

Algoritma distance-based dimulai dengan menghitung *age* (jumlah hop) dari paket. *Age* didapat dengan menghitung selisih koordinat dari *current router* dengan *source router*. Paket dengan nilai *age* paling tinggi akan diberikan *grant*. Jika terdapat dua atau lebih paket dengan nilai *age* tertinggi yang sama, *grant* akan ditentukan dengan algoritma round robin.

Proses awal yang dilakukan dalam algoritma *distance-based* digambarkan melalui diagram alir seperti pada Gambar 3.1.



Gambar 3.1 Diagram Alir Proses Awal

Pada Gambar 3.1, ketika ada *request*, arbiter akan menerima input berupa:

- a. *req*, adalah *request* yang masuk ke arbiter, memiliki panjang 5 bit, dimana *req*[4] untuk *request* dari W, *req*[3] untuk *request* dari S, *req*[2] untuk *request* dari E, *req*[1] untuk *request* dari N, dan *req*[0] untuk *request* dari PE.

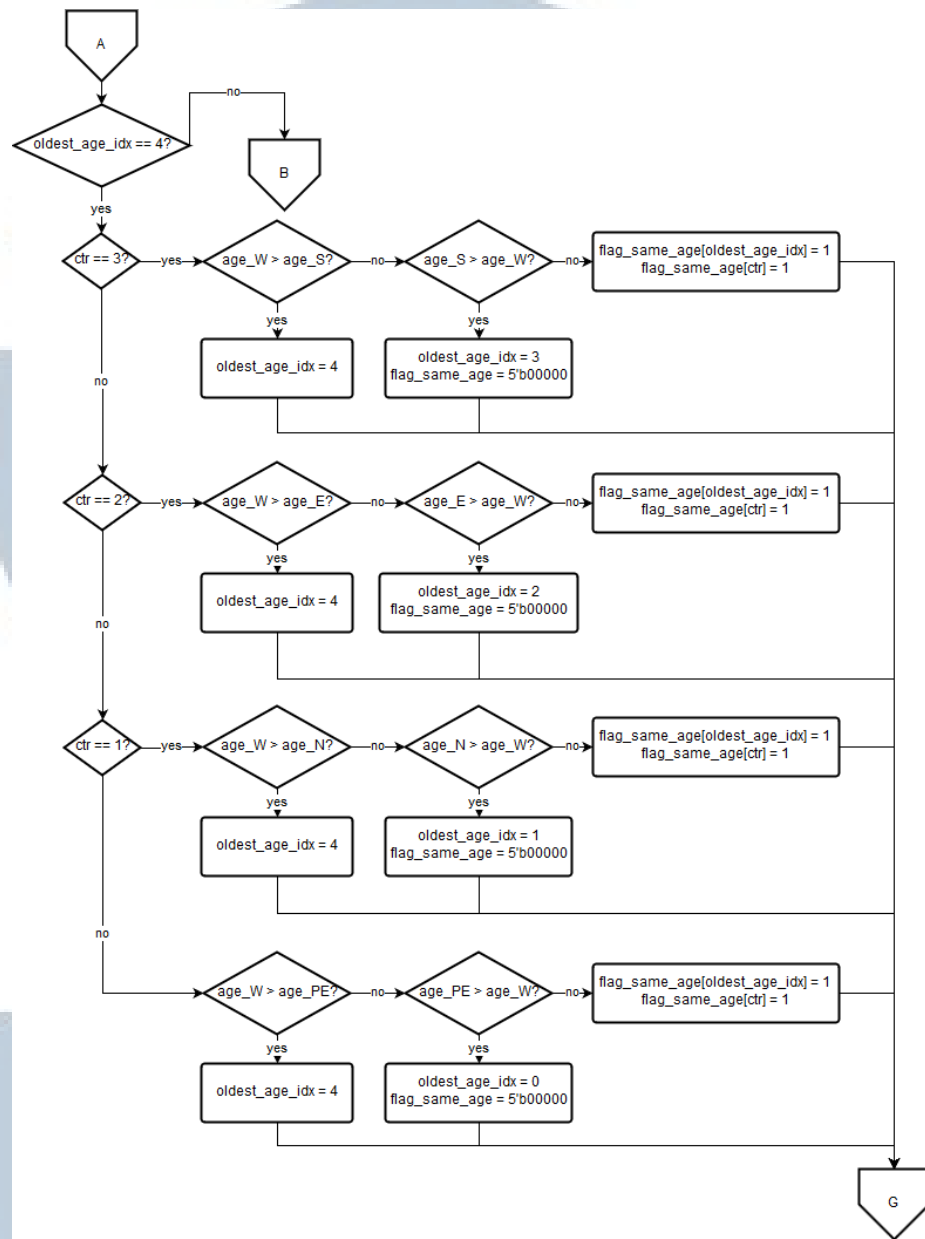
- b. *src\_address\_PE*, adalah alamat router dari *request PE*.
- c. *src\_address\_N*, adalah alamat router dari *request N*.
- d. *src\_address\_E*, adalah alamat router dari *request E*.
- e. *src\_address\_S*, adalah alamat router dari *request S*.
- f. *src\_address\_W*, adalah alamat router dari *request W*.

Setelah menerima input, arbiter akan melakukan perhitungan berapa *age* (jumlah hop) dari paket. *Age* didapatkan dengan menghitung selisih dari koordinat router sekarang dengan koordinat router *source*.

Proses selanjutnya adalah mengatur nilai awal beberapa variabel yang diperlukan, yaitu:

- a. *oldest\_age\_idx*, merupakan index dari bit *req* yang memiliki *age* tertinggi.
- b. *flag\_same\_age*, untuk menandakan bit mana saja jika terdapat dua atau lebih bit *req* yang memiliki *age* tertinggi yang sama.
- c. *ctr*, sebagai *counter* untuk mengecek bit-bit *req*.

Arbiter mengecek bit per bit dari *req* sampai mendapatkan bit bernilai 1 dari kiri ke kanan. Index dari bit pertama yang ditemukan akan dijadikan sebagai *oldest\_age\_idx*. Untuk bit selanjutnya, akan dilakukan proses komparasi *age* yang digambarkan dalam diagram alir A (Gambar 3.2), B (Gambar 3.3), C (Gambar 3.4), dan D (Gambar 3.5).



Gambar 3.2 Diagram Alir A

Proses komparasi pada diagram alir A (Gambar 3.2) dimulai jika *oldest\_age\_idx* bernilai 4, dimana *age* tertinggi saat ini berada di W. Selanjutnya komparasi akan dilakukan dengan mengecek nilai *ctr*.

Jika *ctr* bernilai 3, maka *age\_W* akan dibandingkan dengan *age\_S*. Apabila *age\_W* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_S* lebih

besar maka nilai *oldest\_age\_idx* menjadi 3 dan *flag\_same\_age* menjadi 5'b00000.

Apabila *age\_W* sama dengan *age\_S* maka *flag\_same\_age* menjadi 5'b11000.

Jika *ctr* bernilai 2, maka *age\_W* akan dibandingkan dengan *age\_E*. Apabila *age\_W* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_E* lebih besar maka nilai *oldest\_age\_idx* menjadi 2 dan *flag\_same\_age* menjadi 5'b00000.

Apabila *age\_W* sama dengan *age\_E* maka *flag\_same\_age* menjadi 5'b10100.

Jika *ctr* bernilai 1, maka *age\_W* akan dibandingkan dengan *age\_N*. Apabila *age\_W* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_N* lebih besar maka nilai *oldest\_age\_idx* menjadi 1 dan *flag\_same\_age* menjadi 5'b00000.

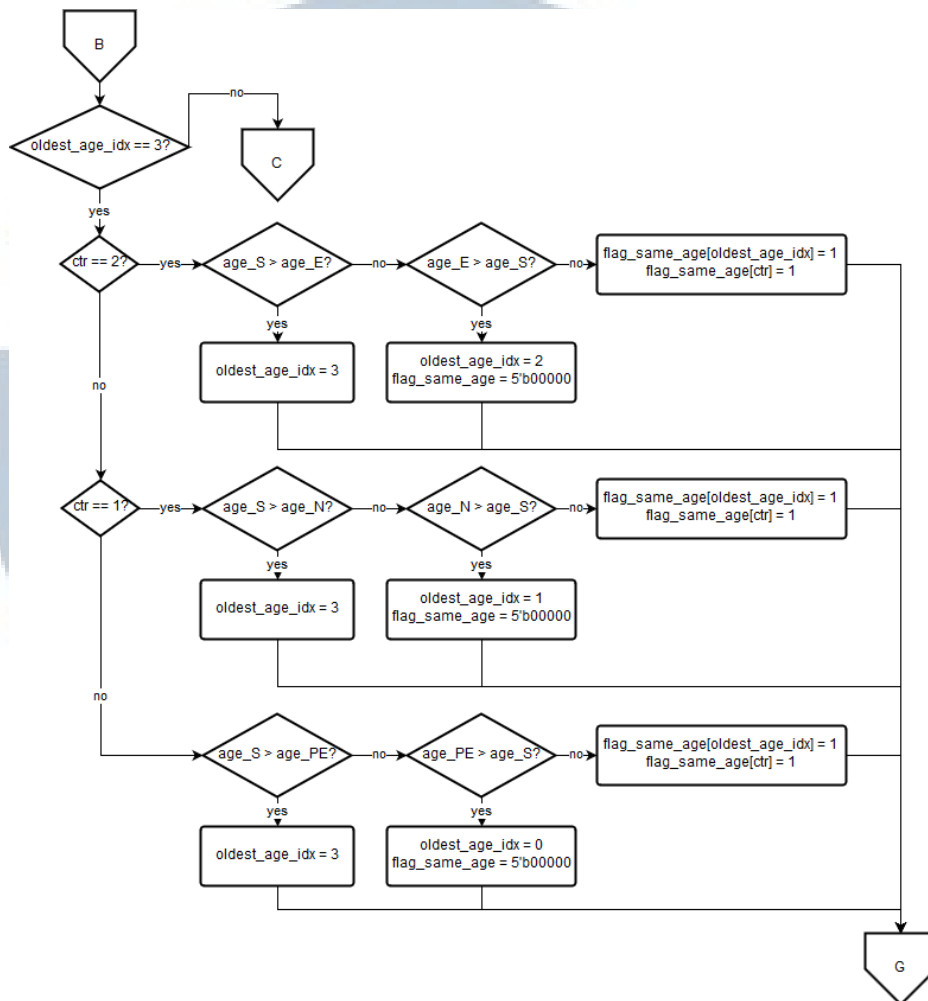
Apabila *age\_W* sama dengan *age\_N* maka *flag\_same\_age* menjadi 5'b10010.

Jika *ctr* bernilai 0, maka *age\_W* akan dibandingkan dengan *age\_PE*. Apabila *age\_W* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_PE* lebih besar maka nilai *oldest\_age\_idx* menjadi 0 dan *flag\_same\_age* menjadi 5'b00000.

Apabila *age\_W* sama dengan *age\_PE* maka *flag\_same\_age* menjadi 5'b10001.

Setelah komparasi dilakukan maka akan kembali ke proses awal (Gambar 3.1). Jika *oldest\_age\_idx* tidak bernilai 4, maka proses akan langsung dilanjutkan ke diagram alir B pada Gambar 3.3.

U N I V E R S I T A S  
M U L T I M E D I A  
N U S A N T A R A



Gambar 3.3 Diagram Alir B

Proses komparasi pada diagram alir B (Gambar 3.3) dimulai jika *oldest\_age\_idx* bernilai 3, dimana *age* tertinggi saat ini berada di S. Selanjutnya komparasi akan dilakukan dengan mengecek nilai *ctr*.

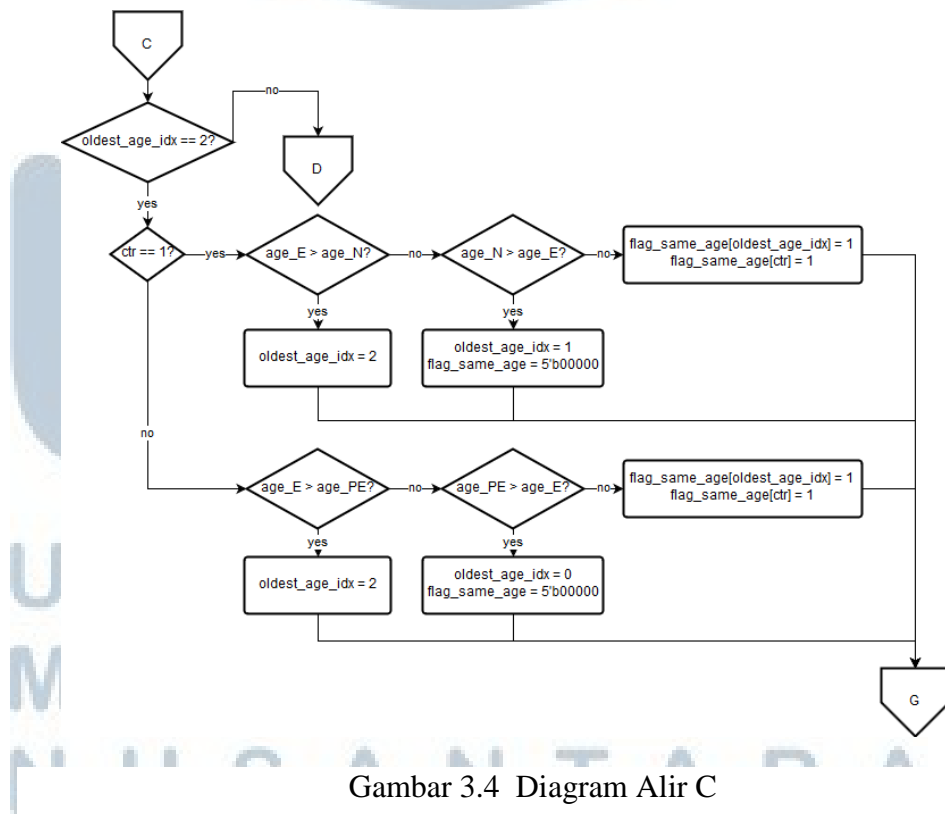
Jika *ctr* bernilai 2, maka *age\_S* akan dibandingkan dengan *age\_E*. Apabila *age\_S* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_E* lebih besar maka nilai *oldest\_age\_idx* menjadi 2 dan *flag\_same\_age* menjadi 5'b000000. Apabila *age\_S* sama dengan *age\_E* maka *flag\_same\_age* menjadi 5'b01100.



Jika *ctr* bernilai 1, maka *age\_S* akan dibandingkan dengan *age\_N*. Apabila *age\_S* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_N* lebih besar maka nilai *oldest\_age\_idx* menjadi 1 dan *flag\_same\_age* menjadi 5'b00000. Apabila *age\_S* sama dengan *age\_N* maka *flag\_same\_age* menjadi 5'b01010.

Jika *ctr* bernilai 0, maka *age\_S* akan dibandingkan dengan *age\_PE*. Apabila *age\_S* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_PE* lebih besar maka nilai *oldest\_age\_idx* menjadi 0 dan *flag\_same\_age* menjadi 5'b00000. Apabila *age\_S* sama dengan *age\_PE* maka *flag\_same\_age* menjadi 5'b01001.

Setelah komparasi dilakukan maka akan kembali ke proses awal (Gambar 3.1). Jika *oldest\_age\_idx* tidak bernilai 3, maka akan langsung dilanjutkan ke diagram alir C pada Gambar 3.4.



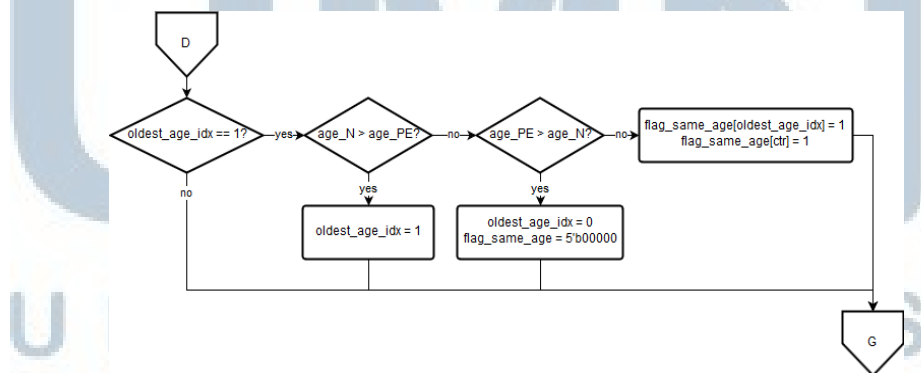
Gambar 3.4 Diagram Alir C

Proses komparasi pada diagram alir C (Gambar 3.4) dimulai jika *oldest\_age\_idx* bernilai 2, dimana *age* tertinggi saat ini berada di E. Selanjutnya komparasi akan dilakukan dengan mengecek nilai *ctr*.

Jika *ctr* bernilai 1, maka *age\_E* akan dibandingkan dengan *age\_N*. Apabila *age\_E* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_N* lebih besar maka nilai *oldest\_age\_idx* menjadi 1 dan *flag\_same\_age* menjadi 5'b00000. Apabila *age\_E* sama dengan *age\_N* maka *flag\_same\_age* menjadi 5'b00110.

Jika *ctr* bernilai 0, maka *age\_E* akan dibandingkan dengan *age\_PE*. Apabila *age\_E* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_PE* lebih besar maka nilai *oldest\_age\_idx* menjadi 0 dan *flag\_same\_age* menjadi 5'b00000. Apabila *age\_E* sama dengan *age\_PE* maka *flag\_same\_age* menjadi 5'b00101.

Setelah komparasi dilakukan maka akan kembali ke proses awal (Gambar 3.1). Jika *oldest\_age\_idx* tidak bernilai 2, maka akan langsung dilanjutkan ke diagram alir D pada Gambar 3.5.



Gambar 3.5 Diagram Alir D

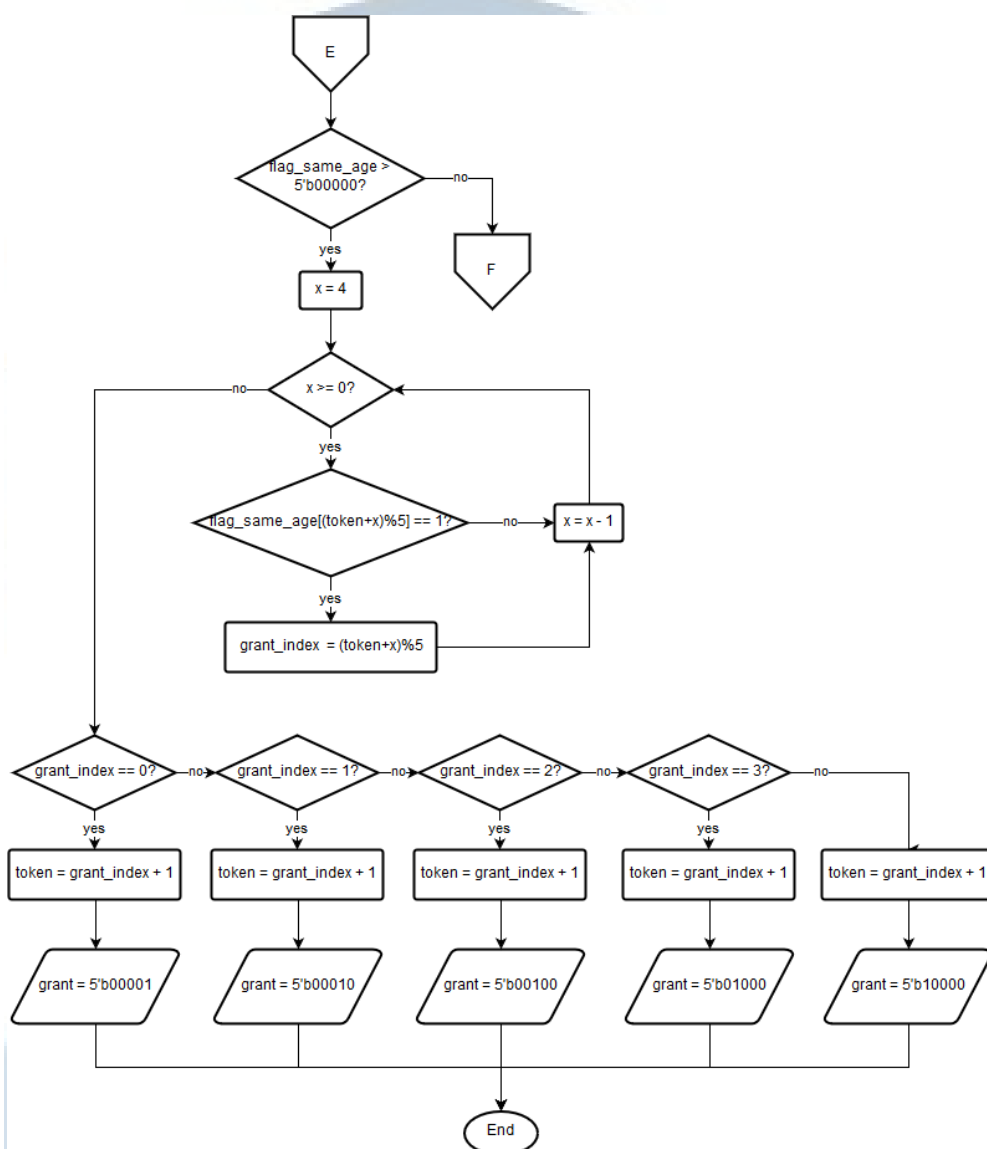
Proses komparasi pada diagram alir D (Gambar 3.5) dimulai jika *oldest\_age\_idx* bernilai 1, dimana *age* tertinggi saat ini berada di N. Pada bagian ini, *ctr* pasti sudah bernilai 0.

Selanjutnya, *age\_N* akan dibandingkan dengan *age\_PE*. Apabila *age\_N* lebih besar maka nilai *oldest\_age\_idx* tidak berubah. Apabila *age\_PE* lebih besar maka nilai *oldest\_age\_idx* menjadi 0 dan *flag\_same\_age* menjadi 5'b00000. Apabila *age\_N* sama dengan *age\_PE* maka *flag\_same\_age* menjadi 5'b00011. Setelah komparasi dilakukan maka akan kembali ke proses awal (Gambar 3.1).

Pada proses awal, jika nilai *ctr* lebih kecil dari 0 maka akan dilanjutkan ke proses pengecekan *flag\_same\_age* yang digambarkan dalam diagram alir E dan F.

Jika nilai *flag\_same\_age* lebih dari 5'b00000, artinya terdapat dua atau lebih bit *req* dengan nilai *age* tertinggi yang sama. Proses ini kemudian dilanjutkan dengan algoritma round robin, untuk menentukan bit mana yang akan diberikan *grant*. Proses round robin akan dijelaskan pada diagram alir E (Gambar 3.6).

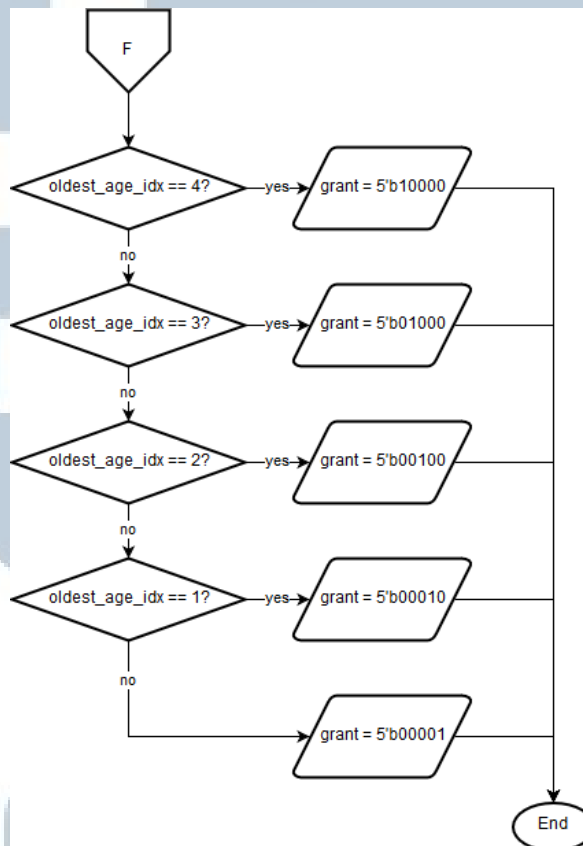
Pada Gambar 3.6, setelah proses komparasi *age*, dilakukan proses pengecekan *flag\_same\_age*. Jika *flag\_same\_age* lebih dari 5'b00000, maka akan dijalankan proses round robin yang dimulai dengan mendeklarasikan variabel *x* sebagai *counter*. *Loop* ini berfungsi untuk mencari index *flag\_same\_age* yang bernilai 1 dan paling dekat dengan *token*. Setelah itu, index tersebut akan disimpan sebagai *grant\_index*, yaitu index dari *req* yang diberikan *grant*.



Gambar 3.6 Diagram Alir E

Selanjutnya dilakukan proses pengecekan *grant\_index*. Jika *grant\_index* bernilai 0, maka *grant* yang diberikan adalah 5'b00001 (PE). Jika *grant\_index* bernilai 1, maka *grant* yang diberikan adalah 5'b00010 (N). Jika *grant\_index* bernilai 2, maka *grant* yang diberikan adalah 5'b00100 (E). Jika *grant\_index* bernilai 3, maka *grant* yang diberikan adalah 5'b01000 (S). Jika *grant\_index* adalah 4, maka *grant* yang diberikan adalah 5'b10000 (W). Setelah itu, *token* akan berpindah ke index selanjutnya.

Jika *flag\_same\_age* bernilai 5'b00000, artinya hanya terdapat 1 bit dari *req* yang memiliki *age* tertinggi, sehingga langsung dapat diberikan *grant* seperti pada diagram alir F (Gambar 3.7).



Gambar 3.7 Diagram Alir F

Pada diagram alir F (Gambar 3.7), dilakukan pengecekan nilai dari *oldest\_age\_idx* untuk menentukan nilai *grant* seperti pada Tabel 3.1.

Tabel 3.1 Pengecekan Nilai Oldest\_age\_idx

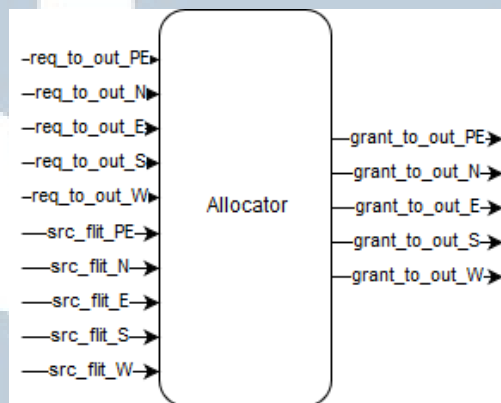
Oldest_age_idx	Grant
4	5'b10000
3	5'b01000
2	5'b00100
1	5'b00010
0	5'b00001

### 3.3 Perancangan pada Register Transfer Level (RTL)

Pada RTL ditambahkan beberapa input ke allocator dan arbiter. Beberapa RTL yang ditambahkan parameternya yaitu *xbar\_allocator* dan *arbiter\_xbar*.

Pada *xbar\_allocator* (Gambar 3.8), ditambahkan beberapa input, yaitu:

1. *src\_flit\_PE*, source address untuk flit dari yang berasal dari PE
2. *src\_flit\_N*, source address untuk flit dari yang berasal dari N
3. *src\_flit\_E*, source address untuk flit yang berasal dari E
4. *src\_flit\_S*, source address untuk flit yang berasal dari S
5. *src\_flit\_W*, source address untuk flit yang berasal dari W



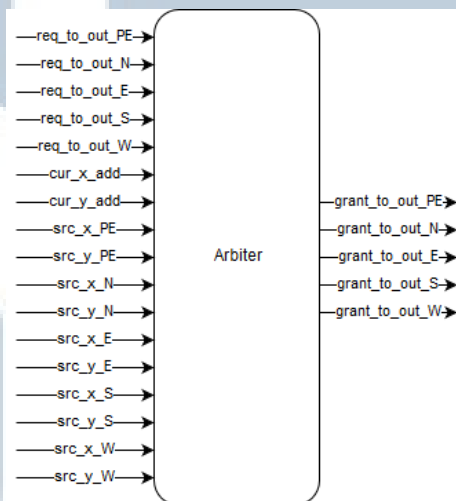
Gambar 3.8 Modified Allocator

Input ini akan dibaca alamat X dan Y-nya lalu kemudian diteruskan ke arbiter. Selain itu, juga ditambahkan variabel untuk menyimpan alamat X dan Y dari *current router* untuk dikirim juga ke arbiter.

Pada *arbiter\_xbar* (Gambar 3.9), ditambahkan input-input dari *xbar\_allocator*, yaitu:

1. *current\_x\_address*, alamat X dari router sekarang
2. *current\_y\_address*, alamat Y dari router sekarang

3. *source\_x\_address\_from\_PE*, alamat X untuk flit yang berasal dari PE
4. *source\_y\_address\_from\_PE*, alamat Y untuk flit yang berasal dari PE
5. *source\_x\_address\_from\_N*, alamat X untuk flit yang berasal dari N
6. *source\_y\_address\_from\_N*, alamat Y untuk flit yang berasal dari N
7. *source\_x\_address\_from\_E*, alamat X untuk flit yang berasal dari E
8. *source\_y\_address\_from\_E*, alamat Y untuk flit yang berasal dari E
9. *source\_x\_address\_from\_S*, alamat X untuk flit yang berasal dari S
10. *source\_y\_address\_from\_S*, alamat Y untuk flit yang berasal dari S
11. *source\_x\_address\_from\_W*, alamat X untuk flit yang berasal dari W
12. *source\_y\_address\_from\_W*, alamat Y untuk flit yang berasal dari W



Gambar 3.9 Modified Arbiter

Semua input ini digunakan dalam perhitungan *age* dari tiap flit. *Age* didapatkan dengan menghitung selisih alamat X dari router sekarang dan router source, lalu selisih alamat Y dari router sekarang dan router source, kemudian kedua hasil dijumlahkan.